

開発者の悩み

- 限られたスペース
- 高速伝送設計・EMI設計
および評価
- コストダウン要求

しかし.....

- ・限られたリソース
- ・短い開発期間
- ・失敗できない



FCRAMのSiPソリューション

メリット

- デジタル家電の小型化
- 低周波のため、EMI対策が容易
- PCB設計リスクの低減
- PCB設計リソースの低減
- PCBコストの削減
- ノイズ対策部品コストの削減

