

# MB39C311 LSIの概要

MB39C311、7.6mm□、0.4mm pitch 309pin、WL-CSP

## 電源部

- ✓ ACアダプタ接続による充電動作を制御
- ✓ DBB、アプリ、RF、PA、IFの電源を内蔵(低消費、低発熱)、24-LDO、5-DCDC
- ✓ 電源シーケンス、ショート保護などの電源マネージメントが可能
- ✓ リアルタイムクロック、ADC、ARIB切替スイッチ内蔵

## AUDIO部

- ✓ 携帯電話に必要なオーディオ機能を1chipに実現
- ✓ 32/16/600Ω 駆動アンプ搭載
- ✓ 16bitリニア/A-law/ $\mu$ -lawのPCM CODEC、低ノイズステレオマイクアンプ搭載
- ✓ キースキャン回路、バイブレータモータ駆動回路、Power-KEY回路等を搭載
- ✓ 消費電流 7 mA typ (通話時), 6.7 mA typ (音楽再生時)、電源電圧2.8V/1.8V
- ✓ ルネサスGenesisシリーズに対応