

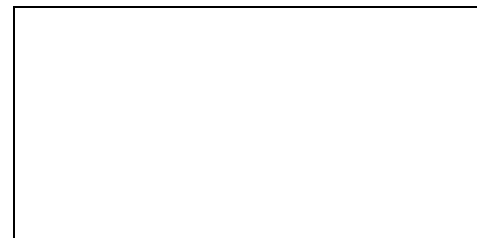
富士通電子デバイス

2006.5(プロダクトガイド一部抜粋)

ASIC の設計環境フロー

本資料の掲載内容は、予告なしに変更することがありますので、ご用命の際は当社営業部門にご確認ください。

All Rights Reserved, Copyright FUJITSU 2006



ASIC の設計環境フロー

