

【添付資料】

512 メガビット FCRAM 「MB81EDS516545」 の主な仕様

メモリ構成	2メガワード x 64ビット x 4バンク	
電源電圧	1.7 ~ 1.9ボルト	
インターフェース	Low Power DDR SDRAM (CMOS)	
動作温度範囲 (ジャンクション温度)	-10 ~ +125°C	
バースト動作周波数	105°C以下	216メガヘルツ (最大)
	125°C以下	200メガヘルツ (最大)
データ転送レート	105°C以下	毎秒3.46ギガバイト (最大)
	125°C以下	毎秒3.2ギガバイト (最大)

256 メガビット FCRAM 「MB81EDS256545」 の主な仕様

メモリ構成	1メガワード x 64ビット x 4バンク	
電源電圧	1.7 ~ 1.95ボルト	
インターフェース	Low Power DDR SDRAM (CMOS)	
動作温度範囲 (ジャンクション温度)	-10 ~ +125°C	
バースト動作周波数	105°C以下	216メガヘルツ (最大)
	125°C以下	200メガヘルツ (最大)
データ転送レート	105°C以下	毎秒3.46ギガバイト (最大)
	125°C以下	毎秒3.2ギガバイト (最大)