

新製品一覧表

下表の製品は開発を完了し、現在サンプル供給中、または開発受注（セミカスタムIC）を開始しています。

機種分類	品 種 名	機 能	パッケージ (サンプル)	
ASSP	電源用	MB39C022	ポータブル機器用電源IC。デジタル回路用の降圧DC/DCコンバータ、アナログ回路用のローノイズLDOを搭載し、リチウムイオン電池1セル製品にも対応可能。スイッチングFET内蔵により低BOMコストで電源システムを構成可能。	SON-10
		MB39C313	LCDパネル用4チャンネルDC/DCコンバータIC。大画面液晶パネルに必要とされる4種類の電圧をワンチップで供給可能にした大電流・高効率の4ch DC/DCコンバータIC。スイッチングFET内蔵。	TSSOP-28 (放熱PADあり)
		MB39C316	モバイル端末用システム電源IC。高効率の昇降圧DC/DC回路の搭載により、リチウムイオン電池1セルの電源電圧範囲で動作し、携帯機器の小型化、開発期間の短縮に貢献。	WLCSP-49
		MB39A130A MB39A138	超高速度応答、高効率な同期整流降圧DC/DCコンバータIC。入出力電圧の差が大きいときや負荷の急激な変化のときにも安定動作および高速応答が可能。低電圧1.0V以下、電流10A以上の出力性能。MB39A138は、大規模LSIのコアとI/Oやメモリ等へ同時に2つの電源供給が可能。MB39A130A (1チャンネル)、MB39A138 (2チャンネル)。	TSSOP-24
	映像処理用	MB86H55/H56	フルHD (1,920ドット×1,080ライン) の映像をH.264方式でリアルタイムに圧縮・復元が可能。消費電力がメモリ内蔵で500mW (フルHDエンコード時) という、業界トップレベルの低消費電力を実現。「MB86H56」はフルHDでの毎秒60フレーム処理 (1,920×1,080×60p) に対応。	FBGA-650 15mm sq.
		MB86H57/H58	フルHDのMPEG-2とH.264の映像データおよび音声データを、低消費電力にて変換するトランスコーダLSI。DVB規格に準拠し、SD放送受信に必要な機能を1チップに集積。消費電力を低く抑え、「MB86H57」は15mm角の小型パッケージに対応。	FBGA-650 15mm sq. (MB86H57) PBGA-496 27mm sq. (MB86H58)
		MB86H01	ロシア、東欧、中国などのSD放送向けのテレビ、STBを対象としたMPEG-2/H.264マルチデコーダLSI。DVB規格に準拠し、SD放送受信に必要な機能を1チップに集積。消費電力を低く抑え、「MB86H01AB」は小型パッケージへも対応しているため、ポータブル受信機への搭載も可能。	PBGA-256 27mm sq. (MB86H01AA) FBGA-240 10mm sq. (MB86H01AB)
		MB86H60	欧州向けテレビ、STBを対象としたフルHDのMPEG-2/H.264マルチデコーダLSI。DVB規格に準拠し、HD放送受信に必要なデジタル映像、音声、グラフィックス処理などの機能を1チップに集積。	PBGA-484 27mm sq.
	SSCG	MB88R157	FRAMを搭載し出力クロック周波数を任意の値に設定可能。入力クロック周波数: 10~50MHz, 出力クロック周波数: 1~134MHz, 動作電源電圧: 3.0~3.6V, 動作温度: -20~+85°C	SOP-8
		MB88182	I ² C経由でレジスタを設定することにより、出力クロック周波数を任意の値に設定可能。入力クロック周波数: 10~30MHz (外部クロック入力のみ対応), 出力クロック周波数: 8~100MHz, 動作電源電圧: 1.8V±0.15V, 2.6V±0.1V, 動作温度: -40~+85°C	BCC-20
1394 Automotive	MB88395	自動車内でカーナビゲーションの映像やBlu-ray Disc、デジタルTVのHD映像などのマルチメディアデータを高速に伝送するための情報系ネットワーク規格「1394 Automotive」に対応したコントローラLSI。	FBGA-224	
GDC	MB86298	カーナビゲーションやデジタルダッシュボードなどの車載端末向けに、OpenGL ES 2.0に対応した業界トップクラスとなる描画性能と、4つのディスプレイ出力と4つのビデオ入力の機能を搭載したグラフィックスブレイクコントローラ。	TEBGA-543	
メモリ	デジタル家電用途 FCRAM [®]	MB81ES253245	256Mビット:2Mワード×32ビット×4バンク構成, Low Power SDR I/F, 電源電圧: 1.7V~1.95V, 動作周波数: 166MHz (最大), ジャンクション温度: -10°C~+125°C	ウェーハ
		MB81ES256445	256Mビット:1Mワード×64ビット×4バンク構成, Low Power SDR I/F, 電源電圧: 1.7V~1.95V, 動作周波数: 166MHz (最大), ジャンクション温度: -10°C~+125°C	
		MB81EDS253245	256Mビット:2Mワード×32ビット×4バンク構成, Low Power DDR I/F, 電源電圧: 1.7V~1.95V, 動作周波数: 216MHz (最大), ジャンクション温度: -10°C~+125°C	
		MB81EDS256445	256Mビット:1Mワード×64ビット×4バンク構成, Low Power DDR I/F, 電源電圧: 1.7V~1.95V, 動作周波数: 216MHz (最大), ジャンクション温度: -10°C~+125°C	
		MB81EDS256545	256Mビット:1Mワード×64ビット×4バンク構成, Low Power DDR I/F, 電源電圧: 1.7V~1.95V, 動作周波数: 216MHz (最大), ジャンクション温度: -10°C~+125°C, 特殊機能追加品	
		MB81EDS516445	512Mビット:2Mワード×64ビット×4バンク構成, Low Power DDR I/F, 電源電圧: 1.7V~1.9V, 動作周波数: 216MHz (最大), ジャンクション温度: -10°C~+125°C	
		MB81EDS516545	512Mビット:2Mワード×64ビット×4バンク構成, Low Power DDR I/F, 電源電圧: 1.7V~1.9V, 動作周波数: 216MHz (最大), ジャンクション温度: -10°C~+125°C, 特殊機能追加品	
ASIC	CMOSスタンダードセル	CS201シリーズ (CS202ライブラリ対応)	CMOS 65nmスタンダードセル	FBGA, PBGA, TEBGA FC-BGA
		CS101シリーズ (CS104ライブラリ対応)	CMOS 90nmスタンダードセル	
マイクロ コントローラ	FRファミリ	MB91625シリーズ MB91F627	新CPUコアFR80を搭載した高速処理展開製品。切替え可能なベースタイマを16チャンネル搭載。全12チャンネルのシリアルインタフェースを搭載。	LQFP-100
		MB91635Aシリーズ MB91F637A/F639A	新CPUコアFR80を搭載した高速処理展開製品。業界最高速のA/Dコンバータを2ユニット搭載。全12チャンネルのシリアルインタフェースを搭載。	LQFP-144
		MB91645Aシリーズ MB91F647A	新CPUコアFR80を搭載した高速処理展開製品。業界最高速のA/Dコンバータを2ユニット搭載。全12チャンネルのシリアルインタフェースを搭載。	LQFP-176
	F ² MC-16LXファミリ	MB90820Bシリーズ MB90F828B	高速A/Dコンバータ内蔵MB90820シリーズ。好評をいただいているMB90820シリーズにRAM増量品をラインナップ。	LQFP-80
	F ² MC-8FXファミリ	MB95260Hシリーズ MB95F262K/263K/264K MB95F262H/263H/264H	8~20ピンの小ピンマイコン「MB95200シリーズ」の機能アップ製品。EEPROMエミュレーションが外付け部品のEEPROMを削減し、コストダウンに貢献。小規模システムの制御、または電源管理などのサブマイコンに最適。	SOP-20, SDIP-24, TSSOP-24
		MB95270Hシリーズ MB95F272K/273K/274K MB95F272H/273H/274H	8~20ピンの小ピンマイコン「MB95200シリーズ」の機能アップ製品。EEPROMエミュレーションが外付け部品のEEPROMを削減し、コストダウンに貢献。小規模システムの制御、または電源管理などのサブマイコンに最適。	SOP-8, DIP-8
		MB95280Hシリーズ MB95F282K/283K/284K MB95F282H/283H/284H	8~20ピンの小ピンマイコン「MB95200シリーズ」の機能アップ製品。EEPROMエミュレーションが外付け部品のEEPROMを削減し、コストダウンに貢献。小規模システムの制御、または電源管理などのサブマイコンに最適。	SOP-16, DIP-16
MB95R200シリーズ MB95R203		世界初の汎用FRAMマイコン製品。フラッシュメモリに比べ高速書き込み可能なFRAMを8Kバイト搭載。FRAMはデータ領域とプログラム領域のどちらにもフレキシブルに設定可能。	SOP-20, SDIP-24	